



深圳市雅创芯瀚电子科技有限公司
SHENZHEN ASTRONG-TECH CO., LTD

ASTW8694S 四通道高速单电源轨至轨运算放大器
数据手册

服务电话：13691641629 19070202259

主要性能

- 轨至轨输入
- 轨至轨输出(相对于电源轨 10mV 范围内)
- 高带宽: 38MHz
- 高转换速率: 22V/ μ s
- 低噪声: 5nV/ $\sqrt{\text{Hz}}$
- 低总谐波失真 (THD) + 噪声 0.0006%
- 单位增益稳定
- 微型封装
- 四通道

应用场合

- 手机功率放大器 (PA) 控制环路
- 驱动模数 (A/D) 转换器
- 视频处理
- 数据采集
- 过程控制
- 音频处理
- 通信
- 有源滤波器
- 测试设备

产品概况

ASTW8694S 系列轨至轨 CMOS 运算放大器针对低电压单电源运行进行了优化。轨至轨输入和输出、低噪声(5nV/ $\sqrt{\text{Hz}}$) 和高速运行 (38MHz, 22V/ μ s) 使得运算放大器非常适合驱动模数 (A/D) 转换器。而且也适用于手机功率放大器 (PA) 控制环路和视频处理(75 Ω 驱动能力)以及音频的应用。

ASTW8694S 运行在一个低至 2.7V 的单电源上, 输入共模电压范围介于接地电压以下 300mV 至正电源以上 300mV 之间。10k Ω 负载时, 输出电压可以摆动到电源轨的 10mV 以内。四通道设计具有完全独立的电路, 可将串扰降到最低并彻底消除相互作用。

目录

主要性能.....	2
应用场合.....	2
产品概况.....	2
目录.....	3
技术规格.....	4
电气特性.....	4
最大极限参数.....	7
ESD 额定值	7
电源建议.....	8
建议工作条件.....	8
热性能信息： ASTW8694S	8
引脚配置和功能.....	9
典型应用电路.....	10
布局指南.....	12
订购信息.....	13
外形尺寸.....	13

技术规格

电气特性

$V_S = 2.7V$ 至 $5.5V$ ；所有规格符合 $T_A = 25^\circ C$ ， $R_L = 1k\Omega$ 并连接到 $V_S/2$ 且 $V_{OUT} = V_S/2$ ，典型值在 $V_S=5V$ 下测得（除非另有说明）。

表 1 电气特性

参数	条件	最小值	典型值	最大值	单位
输入失调电压 (V_{OS}) ^e	$V_S = 5V$		± 1		mV
输入失调电压 (V_{OS}) ^f	$V_S = 5V$		± 0.7		mV
输入失调电压温度系数 ($V_{OS\ TC}$)	$T_A = -40^\circ C$ 至 $85^\circ C$		± 4		$\mu V/^\circ C$
通道间串扰	直流		-136		dB
输入偏置电流 (I_B)	$V_{CM} = V_S/2$		± 0.5	± 10	pA
输入失调电流 (I_{OS})	$V_{CM} = V_S/2$		± 0.5	± 10	pA
输入电压噪声	$f = 100Hz$ 至 $400kHz$		4		μV_{rms}
输入电压噪声密 (e_n)	$f = 10kHz$		7		nV/\sqrt{Hz}
	$f = 100kHz$		5		nV/\sqrt{Hz}
电流噪声密度 (i_n)	$f=10kHz$		4		fA/\sqrt{Hz}
相对于电源轨的共模电压范围 (V_{CM})	$T_A = -40^\circ C$ 至 $85^\circ C$	-0.1		$V_S+0.1$	V
共模抑制比 (CMRR)	$V_S = 2.7V$ $-0.1V < V_{CM} < 2.8V$	66	84		dB
	$V_S = 5.5V$ $-0.1V < V_{CM} < 5.6V$	74	90		
	$T_A = -40^\circ C$ 至 $85^\circ C$ $V_S = 5.5V$ $-0.1V < V_{CM} < 5.6V$		74		

参数	条件	最小值	典型值	最大值	单位
差分输入阻抗			$10^{13} \parallel 2.5$		$\Omega \parallel \text{pF}$
共模输入阻抗			$10^{13} \parallel 6.5$		$\Omega \parallel \text{pF}$
开环电压增益 (A_{OL}) ^f	$R_L = 10\text{k}\Omega, 50\text{mV} < V_O < (V_S) - 50\text{mV}$	100	122		dB
	$R_L = 1\text{k}\Omega, 200\text{mV} < V_O < (V^+) - 200\text{mV}$	100	120		
开环电压增益 (A_{OL}) ^c	$R_L = 10\text{k}\Omega, 50\text{mV} < V_O < (V_S) - 50\text{mV}$	80	102		dB
	$R_L = 1\text{k}\Omega, 200\text{mV} < V_O < (V^+) - 200\text{mV}$	80	100		
增益带宽积 (GBW)	$G = +1$		38		MHz
压摆率 (SR)	$G = +1$		22		V/ μs
趋稳时间 (T_s)	0.1%, $G = +1$, $V_O = 2V_{pp}$		0.22		μs
	0.01%, $G = +1$, $V_O = 2V_{pp}$		0.5		
过载恢复时间 (T_{rec})	$V_{IN} \times G = V_S$		0.1		μs
总谐波失真 + 噪声 (THD+N)	$R_L = 600\Omega$ $V_O = 2.5V_{pp}$ $V_{CM} = 1.5V$, $G = 1, f = 1\text{kHz}$		0.0006%		
差分增益误差 (DG)	$G = 2, R_L = 600\Omega, V_O = 1.4V$		0.17%		
差分相位误差 (DP)	$G = 2, R_L = 600\Omega, V_O = 1.4V$		0.17		°
相对于电源轨的电压输出摆幅 (V_{OUT})	$R_L = 10\text{k}\Omega$, $A_{OL} \geq 100\text{dB}$		10	50	mV
	$T_A = -40^\circ\text{C}$ 至 85°C $R_L = 10\text{k}\Omega$, $A_{OL} \geq 100\text{dB}$		50		

参数	条件	最小值	典型值	最大值	单位
	$T_A = -40^{\circ}\text{C}$ 至 85°C $R_L = 1\text{k}\Omega$, $A_{OL} \geq 100\text{dB}$		25	200	
输出电流 (I_{OUT})			± 40		mA
短路电流 (I_{SC})			± 80		mA
工作电压范围 (V_S)	$T_A = -40^{\circ}\text{C}$ 至 85°C	2.7		5.5	V
最小工作电压			2.5		V
静态电流 (I_Q)	$I_O=0$		5.2	7.5	mA
	$T_A = -40^{\circ}\text{C}$ 至 85°C , $I_O=0$			8.5	
额定温度		-40		85	$^{\circ}\text{C}$
工作温度范围		-55		150	$^{\circ}\text{C}$

备注：C 为低性能版本，F 高性能版本。

最大极限参数

在自然通风温度范围内测得（除非另有说明）：

表 2 极限参数

		极限参数		单位
电源电压		7		V
信号输入端 ⁽¹⁾	电压	(V-) -0.3	(V+) + 0.3	V
	电流	-10	+10	mA
短路电流 ⁽²⁾		连续		
工作温度		-40	125	°C
引线温度（焊接，10s）		300		°C
结温		150		°C
Tstg	贮存温度	-65	150	°C

(1)输入端子被二极管钳制至电源轨。对于摆幅超过电源轨 0.3V 的输入信号，必须将其电流限制为 10mA 或者更低。

(2)对地短路，每个封装含一个放大器。

ESD 额定值

表 3 ESD 信息

ASTW8694S		值	单位
人体放电模型 (HBM)	符合 ANSI/ESDA/JEDEC JS-001	±1000	V



本产品属于静电敏感器件。当拿取时，要采取合适的 ESD 保护措施，以免造成性能下降或功能失效。

电源建议

ASTW8694S 的额定工作电压范围是 2.7V 至 5.5V ($\pm 1.35V$ 至 $\pm 2.75V$)；多种规格在 -40°C 至 125°C 的温度范围内适用。

建议工作条件

在自然通风温度范围内测得（除非另有说明）：

表 4 推荐工作条件

参数	最小值	典型值	最大值	单位
电源电压	2.7 (± 1.35)	5(± 2.5)	5.5 (± 2.75)	V
额定温度范围	-40	25	85	$^{\circ}\text{C}$
工作温度	-45	25	125	$^{\circ}\text{C}$

热性能信息：ASTW8694S

表 5 热性能信息

热指标	ASTW8694S	单位
	14 引脚	
$R_{\theta\text{JA}}$ 结至环境热阻	115.8	$^{\circ}\text{C/W}$

引脚配置和功能

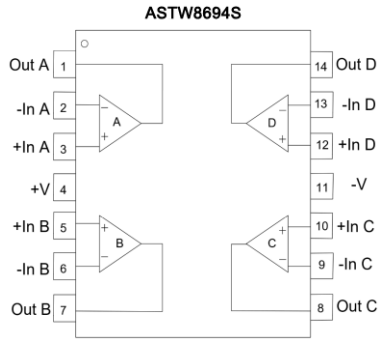


图 1 引脚排列

表 6 引脚说明

引脚序号	引脚名称	引脚类型	引脚功能
ASTW8694S			
-	-In	AI	反相输入
-	+In	AI	同相输入
11	V-	P	负电源
-	Out	AO	输出
4	V+	P	正电源
1	Out A	AO	输出通道 A
2	-In A	AI	反向输入通道 A
3	+In A	AI	正向输入通道 A
5	+In B	AI	正向输入通道 B
6	-In B	AI	反向输入通道 B
7	Out B	AO	输出通道 B
8	Out C	AO	输出通道 C
9	-In C	AI	反向输入通道 C
10	+In C	AI	正向输入通道 C
12	+In D	AI	正向输入通道 D
13	-In D	AI	反向输入通道 D
14	Out D	AO	输出通道 D

典型应用电路

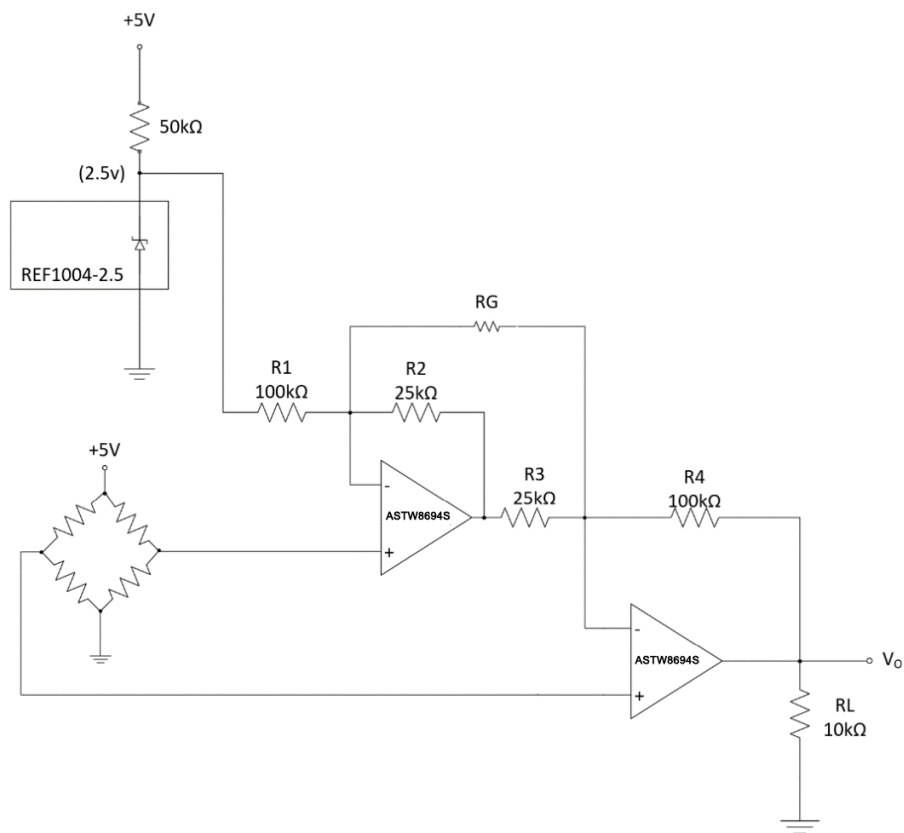


图 2 具有增强的高频共模抑制的两级运算放大器仪表放大器原理图

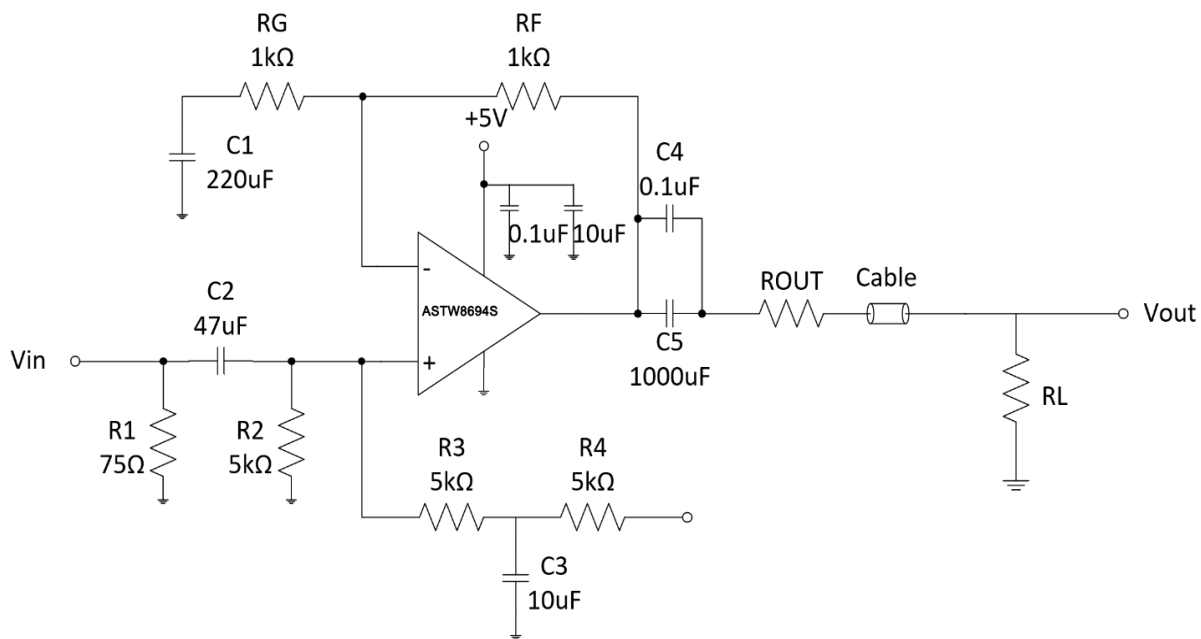


图 3 单电源视频线路驱动器

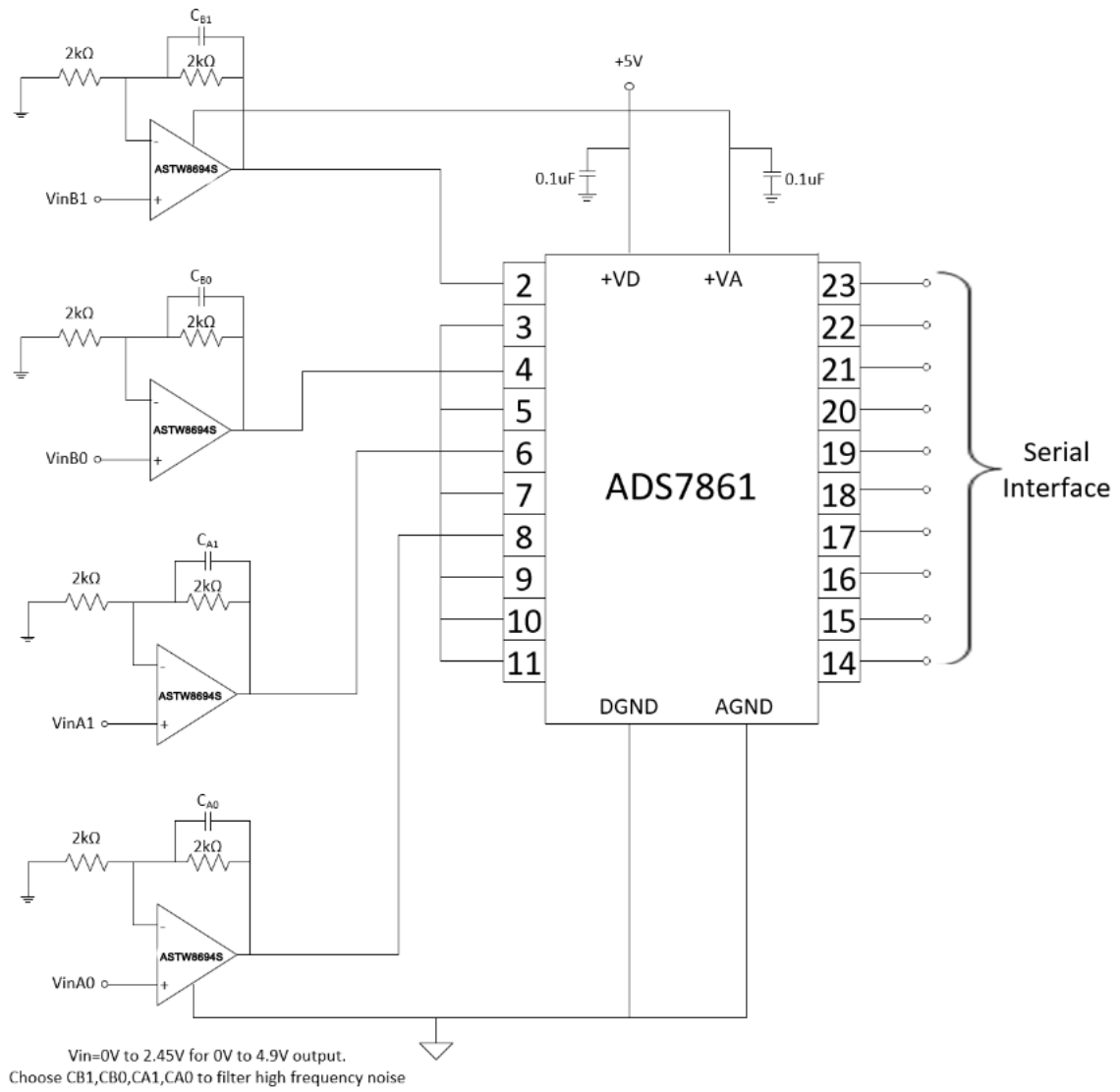


图 4 驱动采样模数转换器

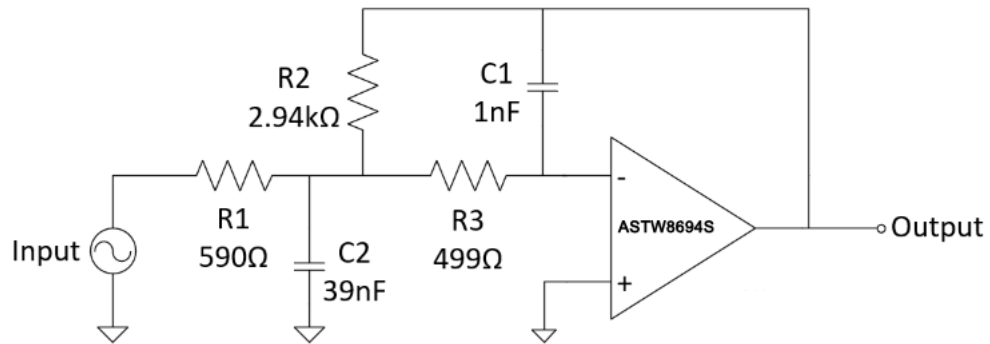


图 5 二阶低通滤波器

布局指南

为了实现器件的最佳运行性能，应使用良好的 PCB 布局规范，包括：

1. 噪声可通过全部电路电源引脚以及运算放大器自身传入模拟电路。旁路电容为局部模拟电路提供低阻抗电源，用于降低耦合噪声。在每个电源引脚和接地端之间连接低 ESR 0.1 μ F 陶瓷旁路电容器，放置位置尽量靠近器件。从 V+ 到接地端的单个旁路电容器适用于单通道电源应用。
2. 将电路中的模拟部分和数字部分单独接地是最为简单有效的噪声抑制方法。多通常将一层或多层专门作为接地层。接地层有助于散热和降低电磁干扰(EMI)噪声。确保对数字接地和模拟接地进行物理隔离，同时应注意接地电流。
3. 为了减少寄生耦合，请让输入走线尽可能远离电源或输出走线。如果这些走线不能保持分离，则敏感走线与有噪声走线垂直相交比平行更好。
4. 外部组件的位置应尽量靠近器件。
5. 尽可能缩短输入走线。切记：输入走线是电路中最敏感的部分。
6. 考虑在关键走线周围设定驱动型低阻抗保护环。这样可显著减少附近走线在不同电势下产生的泄漏电流。
7. 为获得最佳性能，建议在组装 PCB 板后进行清洗。
8. 任何精密集成电路都可能因湿气渗入塑料封装中而出现性能变化。请遵循任何 PCB 水清洁过程，建议将组装烘干，以去除清洗时渗入器件封装中的水分。大多数情形下，清洗后在 85°C 下低温烘干 30 分钟即可。

订购信息

表 7 订购说明

物料编号	温度范围	封装类型
ASTW8694S	-40~125°C	TSSOP-14

外形尺寸

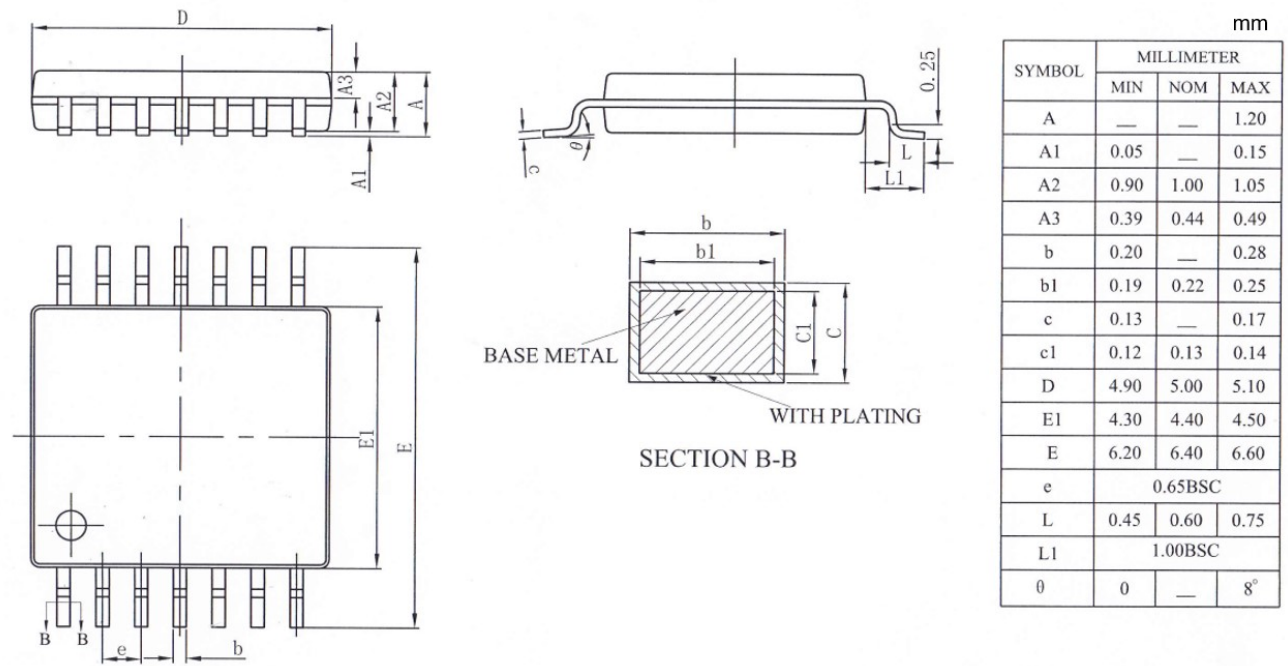


图 8 TSSOP-14 封装尺寸图